

제9장 트러블 슈팅

9. 1 알람·경고 일람표

9.2 , 9.3 가

			OFF ON		CPU
	10				
	12	1			
	13				
	15	2			
	16	1			
	17				
	19	3			
	1A				
	20	2			
	24				
	25		(2)		
	30		(1)	(1)	(1)
	31				
	32				
	33				
	34	CRC			
	35				
	36				
	37				
	45		(1)	(1)	(1)
	46		(1)	(1)	(1)
	50	1	(1)	(1)	(1)
	51	2	(1)	(1)	(1)
	52				
	8E				
	88				
	92				
	96				
	9F				
	E0				
	E1				
	E3				
	E4				
	E6				
	E7				
	E9	OFF			
	EE	SSCNET			

() 1. , 30
2.

2

9. 2 알람 대처 방법

⚠ 주의 (25) ON(SON) OFF

OFF ON
 ,30
 가
 (30)
 1(50)
 2(51)
 OFF ON, "SET"
 (RES) ON 9.1

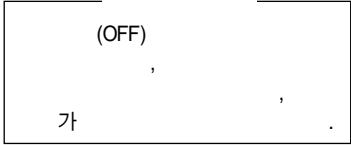
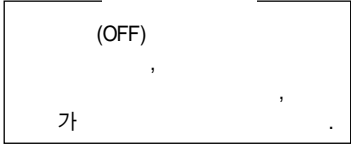
No. 가

10		MR - J2S - B : AC160V MR - J2S - B1 : AC83V	1.	
			2. 60ms	
			3.	
			4. MR - J2S - B : DC200V MR - J2S - B1 : DC158V	
			5. ON (10)	
12	1	RAM	ON (12 · 13 가)	
13				

9. 트러블 슈팅

15	2	EEP-ROM	<div style="border: 1px solid black; padding: 5px; width: fit-content; margin: 0 auto;"> ON (15) </div> 2. EEP-ROM 가 10	
16	1		1. (CN2)가 2. 3. ()	
17		CPU	<div style="border: 1px solid black; padding: 5px; width: fit-content; margin: 0 auto;"> ON (17) </div> 2. U · V · W U · V · W가	U · V · W U · V · W
19	3	ROM	<div style="border: 1px solid black; padding: 5px; width: fit-content; margin: 0 auto;"> ON (19) </div>	
1A				
20	2		1. (CN2)가 2. 3. ()	
24		(U · V · W)	1. (TE1) 2. 3. 가 <div style="border: 1px solid black; padding: 5px; width: fit-content; margin: 0 auto;"> U · V · W ON (24) </div>	
25			1. 2. 3. 가	2~3 가

33	400V	가	1.		
			2.	No.2 " 00()"	
			3.		1. 2.
			4.	가	
			5.		1. 2.
			6.		가
			7.		
			8.	U · V · W가	
34	CRC		1.		
			2.		
			3.	가	
			4.	가	
			5.	No.가	
35		가	1.		
			2.	가	
			3.		
36			1.		
			2.		
			3.		
			4.	가	
37			1.		
			2.	가	
			3.	EEP - ROM 가10	
45	가		1.		
			2.	ON/OFF	
			3.		1. 2.
46	가 가		1.	가40	가 0~40 가
			2.	가 가	1. 2. 3.
			3.	가	

50	1		1. 가	1. 2. 3.
			2. 가	1.가 2. 3. OFF
			3.	1. 2.
			4. U · V · W U · V · W가	
			5. 	
51	2	가 : 1s : 2.5s	1.	1. 2.
			2. U · V · W U · V · W가	
			3. 가	1.가 2. 3. OFF
			4. 	

52	()	가 (No.31 :2	1.가 가 .	가
			2.	
			3.	1. 2.
			4. 1(No.13)	
			5.	1. 2. 3.
			6.	1. 2.
			7.	
			8.	U · V · W U · V · W가
8E		(PC)	1. ()	
			2. (PC)	(PC)
88		CPU .	<div style="border: 1px solid black; padding: 5px; width: fit-content; margin: 0 auto;"> ON (88) </div>	

. 2 B1 B1 ()가 No.1 (:8)

9.3 경고 대처 방법

		가	OFF/ON
			, 30
			OFF/ON
		<ul style="list-style-type: none"> • (E0) • (E1) 	

SSCNET (E6) · (E7) · (E9)
 (EE)가 가 가
 MR Configurator() 가

92			1. . 2. 2.8V ()	
96			1. 가 2. 가 3. 가	
9F			3.2V ()	
E0		가	85%가 <input type="text"/>	1. 2. 3.
E1		1·2가 가	1·2 85% 가 <input type="text"/> 50,51	50·51
E3			1. 가 2.	
E4		가 가		
E6		EM1 OFF가	가 (EM1 OFF .)	
E7			가	
E9	OFF	OFF ON (SON) ON		ON
EE	SSCNET	SSCNET 가,		