

10.2.1

가
 , 10.2.2 , 10.2.3
 ALM - SG
 No.49 “ 1 ”
 SG ON/OFF (AL.92~AL.EA)
 (CN1B - 19 : ZSP, CN1A - 18 : INP SA, CN1A - 19 : RD)

		(2)				OFF ON	“SET”	(RES)
		CN1B 19	CN1A 18	CN1A 19				
AL.10	0	1	0					
AL.12	0	0	0	1				
AL.13	0	0	0					
AL.15	0	0	0	2				
AL.16	1	1	0	1				
AL.17	0	0	0					
AL.19	0	0	0	3				
AL.1A	1	1	0					
AL.20	1	1	0	2				
AL.24	1	0	0					
AL.25	1	1	0					
AL.30	0	0	1		(1)	(1)	(1)	
AL.31	1	0	1					
AL.32	1	0	0					
AL.33	0	0	1					
AL.35	1	0	1					
AL.37	0	0	0					
AL.45	0	1	1		(1)	(1)	(1)	
AL.46	0	1	1		(1)	(1)	(1)	
AL.50	0	1	1	1	(1)	(1)	(1)	
AL.51	0	1	1	2	(1)	(1)	(1)	
AL.52	1	0	1					
AL.8A	0	0	0					
AL.8E	0	0	0					
88888	0	0	0					
AL.92	/							
AL.96								
AL.9F								
AL.E0								
AL.E1								
AL.E3								
AL.E5				ABS				
AL.E6								
AL.E9				OFF				
AL.EA				ABS ON				

() 1. , 30
 2. 0 : OFF
 1 : ON

10.2.2

⚠ 주의 (AL.25) ON(SON) OFF

OFF ON
 , 30
 (AL.30)
 1(AL.50)
 2(AL.51)
 OFF ON, " SET "
 (RES) ON 10.2.1

(ALM)가 OFF 가
 No. MR Configurator(-)

AL.10		MR - J2S - A : 160V MR - J2S - A1 : 83V	1.	
			2. 60ms	
			3.	
			4. DC200V OFF 5s ON ()	
			5. ON (AL.10)	
AL.12	1	RAM		
AL.13			ON 가) (AL.12	

AL.15	2	EEP-ROM	1. ON (AL.15)	
			2. EEP-ROM 가 10	
AL.16	1		1. (CN2)가	
			2.	
			3. ()	
AL.17		CPU .	1. ON (AL.17)	
		U · V · W U · V · W가	2. U · V · W ,	U · V · W U · V · W
AL.19	3	ROM	ON (AL.19)	
AL.1A				
AL.20	2		1. (CN2)가	
			2.	
			3. (.)	
		가	4. 가	1. 2 2.
AL.24		(U · V · W)	1. (TE1)	
			2.	
			3. 가	
			U · V · W ON AL.24가	

AL.25			1.	2~3 가
			2.	
			3.	
			4. 가	2~3 가
AL.30			1. No.0	
			2.	
			3.	1. 2. 3.
			4. MR - J2S - A : 260V MR - J2S - A1 : 135V	
			5.	
			6. 가	
AL.31		가	1. 가	
			2.가 가 가	가
			3. 가	1. 2. 가
			4. (No.3, 4)	
			5.	

AL.32		<p>가 (AL.32) OFF/ON (AL.32) (IPM·IGBT)가 OFF/ON 2.) 가 (MR-J2S-500A)</p>	<p>1. U·V·W 2. (IPM) U·V·W ON (AL.32)가 3. U·V·W 4. 가 5.</p>	
AL.33		<p>400V 가</p>	<p>1. 2. No. 00 () 가 3. 4. 가 5. 6. 가 7. 8. U·V·W가 9. FR-BU2 BUE-SD</p>	<p>1. 2. 1. 2. 가 BUE-SD</p>
AL.35		<p>가</p>	<p>1. 가 2. 가 3.</p>	

AL.37			1.	
			2.	No.0
			3.	EEP - ROM 가 10
			4.	(49)
			5.	CN1B - 19 (interlock)(MBR) No.49)
				CN1B - 19 (interlock)(MBR)
AL.45		가	1.	
			2.	ON/OFF
			3.	
				1. 2.
AL.46		가 가	1.	가 40
			2.	가 가
			3.	가
				가 0~40 가 1. 2. 3.

AL50	1	300% : 2.5s 200% : 100s	1. 가	1. 2. 3.
			2. 가	1.가 2. 3. OFF
			3.	1. 2.
			4. U·V·W U·V·W가	
			5. 	
AL51	2	: 1s 가	1.	1. 2.
			2. U·V·W U·V·W가	
			3. 가	1.가 2. 3. OFF
			4. 	

AL.52	()	가2.5 (1.2)	1.가 가 .	가
			2. (No.28)	
			3.	1. 2.
			4. 1(No.6)	
			5.	1. 2. 3.
			6.	1. 2.
			7.	
			8. U·V·W U·V·W가	
AL.8A		RS-232C RS422 No.56	1.	
			2. No.56 가	
			3.	
AL.8E		(PC)	1. (.)	
			2. (PC)	(PC)
88888		CPU .	<div style="border: 1px solid black; padding: 5px; width: fit-content; margin: auto;"> CN1A · CN1B CN3 ON (88888) </div>	

. 2.5

B0

B0

()가 10

10.2.3

⚠ 주의 (AL.E3)가

가 OFF/ON
 OFF/ON ,30
 • (AL.E0)
 • (AL.E1)

(AL.E6) ABS ON (AL.EA)가 OFF 가

MR Configurator(-)

가

AL.92			1. 2. 2.8V	
AL.96			1. 가 2. , 가 3. 가	
AL.9F			3.2V	
AL.E0		가	85%가 <input type="text"/>	1. 2. 3.
AL.E1		1.2가 가	1.2 85% 가 <input type="text"/> AL.50, AL.51	AL.50 · AL.51
AL.E3		(多)	1. 가 2. 3. 32767 - 32768	
AL.E5	ABS		1. 2. (ST2) · (TLC)	

ALE6		EMG - SG	가 (EMG - SG .)	
ALE9	OFF	ON OFF (SON) ON		ON
ALEA	ABS ON	1s ON	가 ON (SON)	1.
				2. ON(SON)